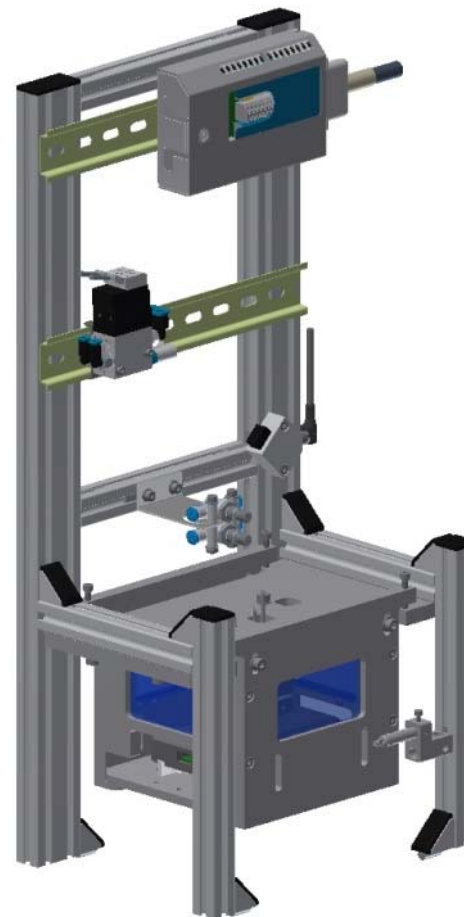


(*) für die Byte-Adresse gilt folgende Zuordnung: CP Lab x=0 | CP Factory x=2

Signal	SPS Bit (*)	Peripherie (*)
1=Hubzylinder oben	Ex.0	SPS E/A-Karte Ex.0
1=Pressposition erreicht	Ex.1	SPS E/A-Karte Ex.1
Nicht verwendet	Ex.2	SPS E/A-Karte Ex.2
Nicht verwendet	Ex.3	SPS E/A-Karte Ex.3
Nicht verwendet	Ex.4	SPS E/A-Karte Ex.4
Nicht verwendet	Ex.5	SPS E/A-Karte Ex.5
Nicht verwendet	Ex.6	SPS E/A-Karte Ex.6
1=Frontschale ist vorhanden	Ex.7	SPS E/A-Karte Ex.7



Signal	SPS Bit (*)	Peripherie (*)
1=Hubzylinder aufwärts	Ax.0	SPS E/A-Karte Ax.0
1=Hubzylinder abwärts	Ax.1	SPS E/A-Karte Ax.1
Nicht verwendet	Ax.2	SPS E/A-Karte Ax.2
Nicht verwendet	Ax.3	SPS E/A-Karte Ax.3
Nicht verwendet	Ax.4	SPS E/A-Karte Ax.4
Nicht verwendet	Ax.5	SPS E/A-Karte Ax.5
Nicht verwendet	Ax.6	SPS E/A-Karte Ax.6
Nicht verwendet	Ax.7	SPS E/A-Karte Ax.7

Signal	SPS Byte	Peripherie
Applikationsmodule analoger Eingang (Nicht verwendet)	EW19	IO-Link Port A_AI0 (12Bit)
Applikationsmodule analoger Eingang (Nicht verwendet)	EW22	IO-Link Port B_AI0 (12Bit)

Signal	SPS Byte	Peripherie
Applikationsmodule analoger Ausgang (Nicht verwendet)	AW21	IO-Link Port B_AO0 (12Bit)